

DAFTAR PUSTAKA

- Adienia, H. (2020) ‘SIMULASI MULTILEVEL INVERTER FLYING CAPACITOR DENGAN KENDALI HYSTERESIS’.
- Agustina, N., Gifron, M. and Wela, D. (2018) ‘Pengolahan Limbah Kulit Durian dan Baterai Bekas Menjadi Salah Satu Sumber Energi Listrik yang Ramah Lingkungan’, I(1).
- Alawiah, A. and Rafi Al Tahtawi, A. (2017) ‘Sistem Kendali dan Pemantauan Ketinggian Air pada Tangki Berbasis Sensor Ultrasonik’, *KOPERTIP : Jurnal Ilmiah Manajemen Informatika dan Komputer*, 1(1), pp. 25–30. doi: 10.32485/kopertip.v1i1.7.
- Arbune, P. A. (2016) ‘Study of Cascaded *H-Bridge Multilevel Inverter*’, pp. 179–182.
- Gupta, R., Ghosh, A. and Joshi, A. (2006) ‘Cascaded multilevel control of DSTATCOM using multiband *Hysteresis* modulation’, *2006 IEEE Power Engineering Society General Meeting, PES*. doi: 10.1109/pes.2006.1709313.
- Hafandi (2018) ‘Desain Dan Simulasi Cascaded *H-Bridge Multilevel Inverter* Sebagai Kontrol Motor Induksi Tiga Fasa Berbasis Variable Speed Drive’, pp. 4–15.
- Husnaini, I. et al. (2019) ‘Komparasi *Multilevel Inverter* Satu Fasa’, 13(2), pp. 95–99.
- Hutagalung, S. N. and Panjaitan, M. (2017) ‘Prototype Rangkaian Inverter Dc Ke Ac 900 Watt’, *Jurnal Pelita Informatika*, 16(3), pp. 278–280. Available at:

https://www.researchgate.net/profile/Melda_Panjaitan2/publication/318729261_PROTYPERANGKAIANINVERTERDCKEAC900WATT/links/597aa60daca272e8cc247b32/PROTOTYPE-RANGKAIAN-INVERTER-DC-KE-AC-900-WATT.pdf.

Jerry, I. P. *et al.* (2019) ‘Pengaruh Fuzzy Logic Controller Pada Pengoperasian Filter Aktif Shunt Terhadap Penurunan I THD dan Rugi- Rugi Daya Pada Sistem Kelistrikan RSUD Klungkung’, 6(3), pp. 141–147.

Loh, P. C., Bode, G. H. and Tan, P. C. (2003) ‘Modular *Hysteresis* current control of hybrid *Multilevel Inverters*’, *IEE Proceedings-Electric Power Applications*, 150(2), pp. 139–145. doi: 10.1049/ip-epa.

Maharmi, B. (2017) ‘Perancangan Inverter Satu Fasa Lima Level Modifikasi Pulse Width Modulation’, 8.

Mulyana, E. (2008) ‘Pengukuran harmonisa tegangan dan arus listrik di gedung direktorat tik universitas pendidikan indonesia’.

Omar, R. *et al.* (2015) ‘Comparative Study of a Three Phase Cascaded *H-Bridge Multilevel Inverter* for Harmonic Reduction’, *TELKOMNIKA Indonesian Journal of Electrical Engineering*, 14(3), pp. 481–492. doi: 10.11591/telkomnika.v14i3.7949.

Pamungkas, T. A. (2020) ‘DENGAN LC FILTER MENGGUNAKAN KENDALI MODEL PREDICTIVE CONTROL (MPC) TUGAS AKHIR Oleh : Trio Adi Pamungkas’.

Parinduri, I. (2018) ‘Model Dan Simulasi Rangkaian RLC Menggunakan Aplikasi

Matlab Metode Simulink’, *Journal of Science and Social Research*, 1(1), pp. 42–47.

Purnata, H. (2017) *RANCANGAN INVERTER TIGA FASA MENGGUNAKAN METODE HYSTERESIS SPACE VECTOR PULSE WIDTH MODULATION UNTUK PENGENDALIAN MOTOR INDUKSI TIGA fasa.*

Raga, A. P. (2017) ‘Harmonisa Multilevel Inverter Satu Fasa Tipe H-Bridge’.

Rashid, M. H., Kumar, N. and Kulkarni, A. R. (Ashish R. (2014) *Power electronics : devices, circuits and applications.*

Rathore, S., Kirar, M. K. and S.K, B. (2015) ‘Simulation of Cascaded H- Bridge Multilevel Inverter Using PD, POD, APOD Techniques’, *Electrical & Computer Engineering: An International Journal*, 4(3), pp. 27–41. doi: 10.14810/ecij.2015.4303.

Roza, I. et al. (2021) ‘Analisa Pengaruh Penggunaan VSD (Variable Speed Drive) Pada Konsumsi Energi Di PT. Lestari Alam Segar’, *RELE (Rekayasa Elektrikal dan Energi)*, 4(1), pp. 0–7.

Setiyono (2009) ‘SIMULASI ELIMINASI HARMONISA MENGGUNAKAN TEORI DAYA SESAAT P Q (Intantaneous Power p q theory) PADA BEBAN SEIMBANG DENGAN MATLAB SIMULINK’, pp. 40–45.

Studies, C. (2014) ‘IEEE Standard 519-2014’.

Tri Agung Prabowo, Supari, D. (2020) ‘(Simulation of Electrical Power Quality At Pt . Arisamandiri Pratama)’.

Vasya, C. M. M., Lubis, R. S. and Gapy, M. (2019) ‘Simulasi Filter Aktif

Cascaded *Multilevel Inverter* Untuk Meminimalisir Harmonisa Pada Motor

Induksi 3 Fasa', 4(3), pp. 19–29.

Wirajaya, I. P. A., Rinas, I. W. and Sukerayasa, I. W. (2019) ‘Studi Analisa Pengaruh Total Harmonic Distortion (THD) terhadap Rugi-Rugi , Efisiensi , dan Kapasitas Kerja Transformator pada Penyulang Kerobokan’, 6(2), pp. 121–129.